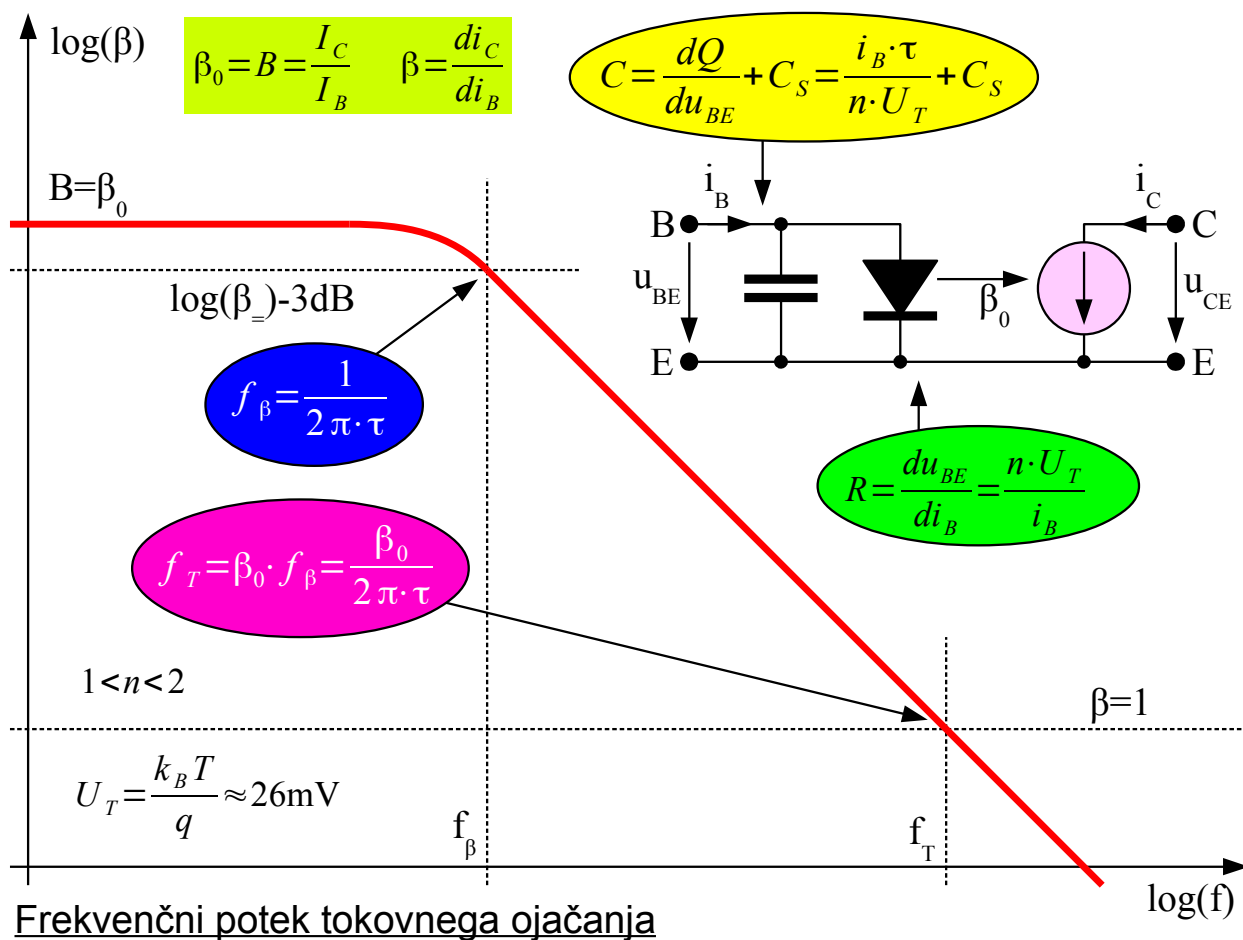


## 2. Mejna frekvenca bipolarnega tranzistorja

Bipolarni tranzistor je običajno pokončna struktura. Zelo tanke plasti se dajo natančno izdelati z razmeroma preprostimi tehnološkimi postopki brez zahtevne fotolitografije visoke ločljivosti. Hitrost bipolarnih tranzistorjev zato večinoma omejuje isti pojav rekombinacije (časovna konstanta  $\tau$ ) manjšinskih nosilcev kot spojne (PN) diode.

Tokovno ojačanje tranzistorja pri enosmerni  $B=I_C/I_B$  in nizkih frekvencah, zapisano kot razmerje tokov  $\beta=i_C/i_B$ , je razmeroma visoko med 30 in več kot 500. Pri nizkih frekvencah občuti krmilni vir le dinamično upornost PN spoja BE  $R=du_{BE}/di_B$ . Kolektorski tok  $i_C$  je preprosto mnogokratnik baznega toka.

Zvišanjem frekvence delovanja začne ojačanje upadati zaradi različnih kapacitivnosti. Kapacitivnosti spojev  $C_S$  so razmeroma majhne. Dosti večji učinek ima navidezna kapacitivnost naboja manjšinskih nosilcev  $C=dQ/du_{BE}$  povsem enako kot pri spojni (PN) diodi. Slednja z višanjem frekvence delovanja znižuje navidezno tokovno ojačanje tranzistorja  $\beta$ :

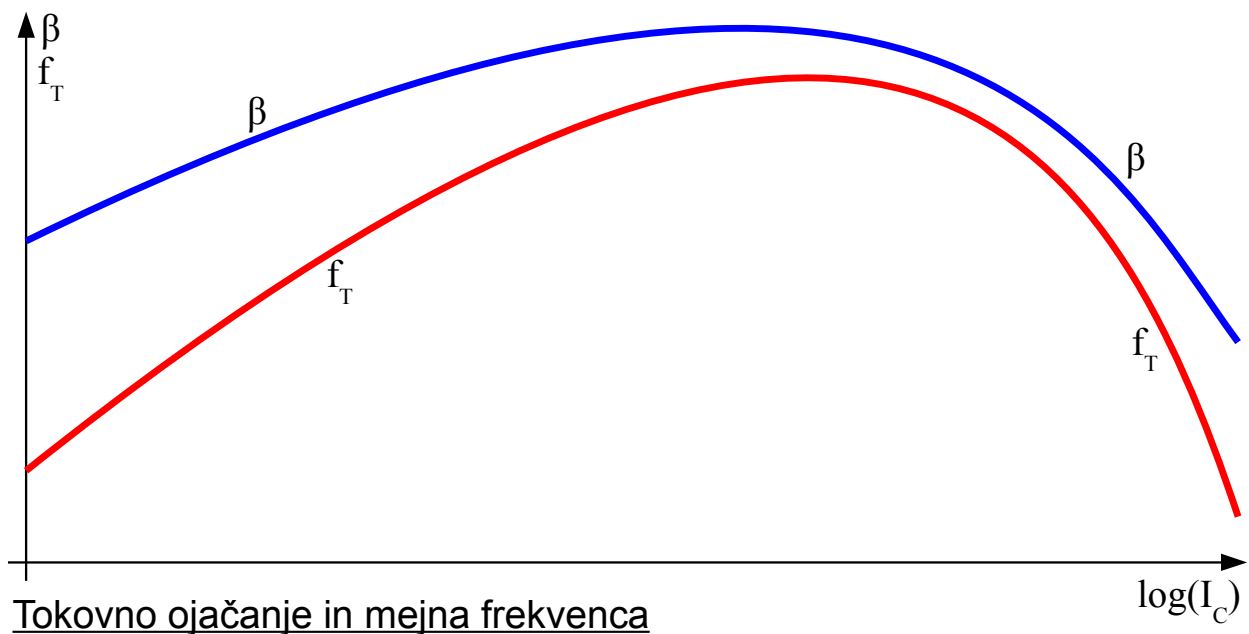
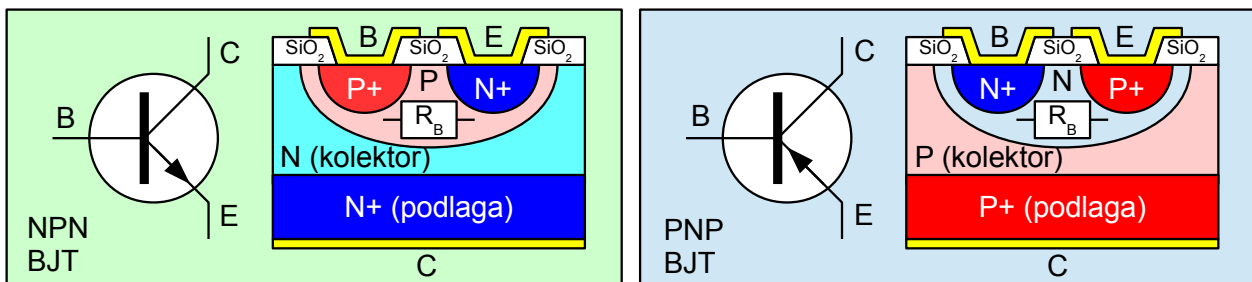


Frekvenco, kjer tokovno ojačanje  $\beta=i_C/i_B$  upade na  $\beta=\beta_0/\sqrt{2}$  oziroma za

-3dB, imenujemo  $f_{\beta}$ . Od te točke naprej je v preprostem opisanem modelu tranzistorja tokovno ojačanje obratno sorazmerno frekvenci. Frekvenco, kjer tokovno ojačanje tranzistorja doseže enoto  $\beta=1$ , imenujemo mejna frekvenca tranzistorja  $f_T$  (angleško: transition frequency).

Tokovno ojačanje tranzistorja  $\beta$  doseže najvišjo vrednost in je razmeroma konstanto v širokem območju delovne točke, toka  $I_C$ . Mejno frekvenco  $f_T$  določa časovna konstanta diferencialne upornosti in kapacitivnosti  $RC=\tau$ . V izračunu slednje se bazni tok  $i_B$  natančno krajša, zato se niti  $f_T$  ne spreminja hitro s tokom  $I_C$  delovne točke tranzistorja!

Pri zelo majhnih tokovih  $I_C$  delovne točke ojačanje  $\beta$  počasi upada zaradi različnih izgubnih tokov. Mejno frekvenco  $f_T$  pri majhnih tokovih počasi znižujejo kapacitivnosti spojev. Vhodna in izhodna impedanca tranzistorja postaneta previsoki, da bi bil gradnik uporaben pri visokih frekvencah:



Pri velikih tokovih lastnosti tranzistorja omejuje zaporedna upornost  $R_B$  med dejansko bazo tranzistorja in njenim zunanjim priključkom. Zaradi padca napetosti na upornosti  $R_B$  tok skozi tranzistor ubere drugačno pot od emitorja do kolektorja. Tok gre tedaj skozi debelejše in počasnejše plasti baze.

Tokovno ojačanje tranzistorja  $\beta$  začne upadati z višanjem kolektorskega toka  $I_C$  preko določene meje.

Še večji učinek ima premik toka v debelejše in počasnejše plasti baze na mejno frekvenco  $f_T$  tranzistorja. Navidezna kapacitivnost naboja manjšinskih nosilcev  $C=dQ/du_{BE}$  se še dodatno poveča, da mejna frekvenca  $f_T$  pri velikih tokovih zelo hitro upada. Izhodna moč visokofrekvenčnega tranzistorja s tanko bazo je zato zelo omejena. Močnostni visokofrekvenčni bipolarni tranzistorji v notranjosti vsebujejo vzporedno vezavo nekaj deset, nekaj sto ali celo nekaj tisoč posameznih tranzistorjev ter primerna vezja, ki poskrbijo, da se tok enakomerno porazdeli med vse tranzistorje.

Pojav hitrega upadanja mejne frekvence  $f_T$  tranzistorja ni nujno škodljiv. V določenih vezjih ga lahko koristno izrabimo. Vsak radijski sprejemnik potrebuje samodejno prilagajanje ojačanja spreminjajoči jakosti vhodnega signala. Če pri močnem signalu znižamo tok  $I_C$  delovne točke tranzistorja, ojačanje sicer upade, ampak pri močnih visokofrekvenčnih signalih pride do popačenja. Pri poljskih tranzistorjih in vakuumskih elektronkah je to tudi edina možna izvedba nastavljanja ojačanja.

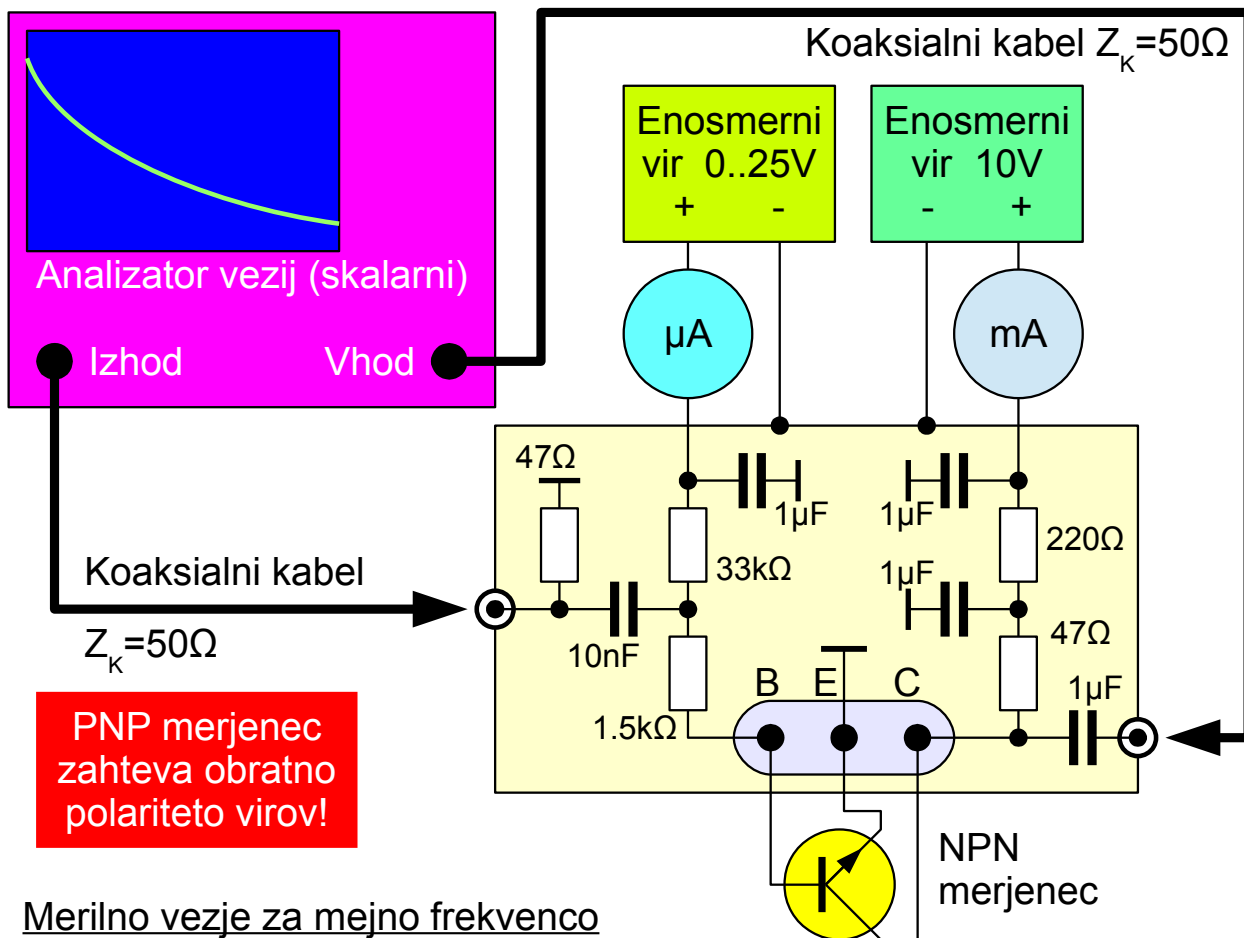
Če v primerno načrtovanem bipolarnem tranzistorju znižamo visokofrekvenčno ojačanje tako, da s povečanim tokom delovne točke  $I_C$  znižamo mejno frekvenco  $f_T$  tranzistorja, do popačenja zagotovo ne pride! Takšni namensko izdelani bipolarni tranzistorji, ki z višanjem kolektorskega toka nadzorovano nižajo mejno frekvenco  $f_T$ , se običajno imenujejo AGC (Automatic Gain Control) tranzistorji.

Za vajo izmerimo obnašanje različnih bipolarnih tranzistorjev obeh polaritet PNP in NPN v širokem frekvenčnem področju. Zaradi preprostosti izvedbe meritev gornjo frekvenčno mejo omejimo na  $f < 500\text{MHz}$ , merimo samo tranzistorje za male moči (malosignalni tranzistorji) v ohišjih z žičnimi izvodi, ki jih lahko preprosto vtikamo v podnožje v merilnem vezju.

Kot merilni izvor in detektor uporabimo skalarni analizator vezij oziroma spektralni analizator s sledilnim izvorom. Takšni merilniki vsebujejo vir nastavljive frekvence in izhodne moči ter občutljiv merilni sprejemnik. Oba vir in sprejemnik sta načrtovana za karakteristično impedanco  $Z_K=50\Omega$ .

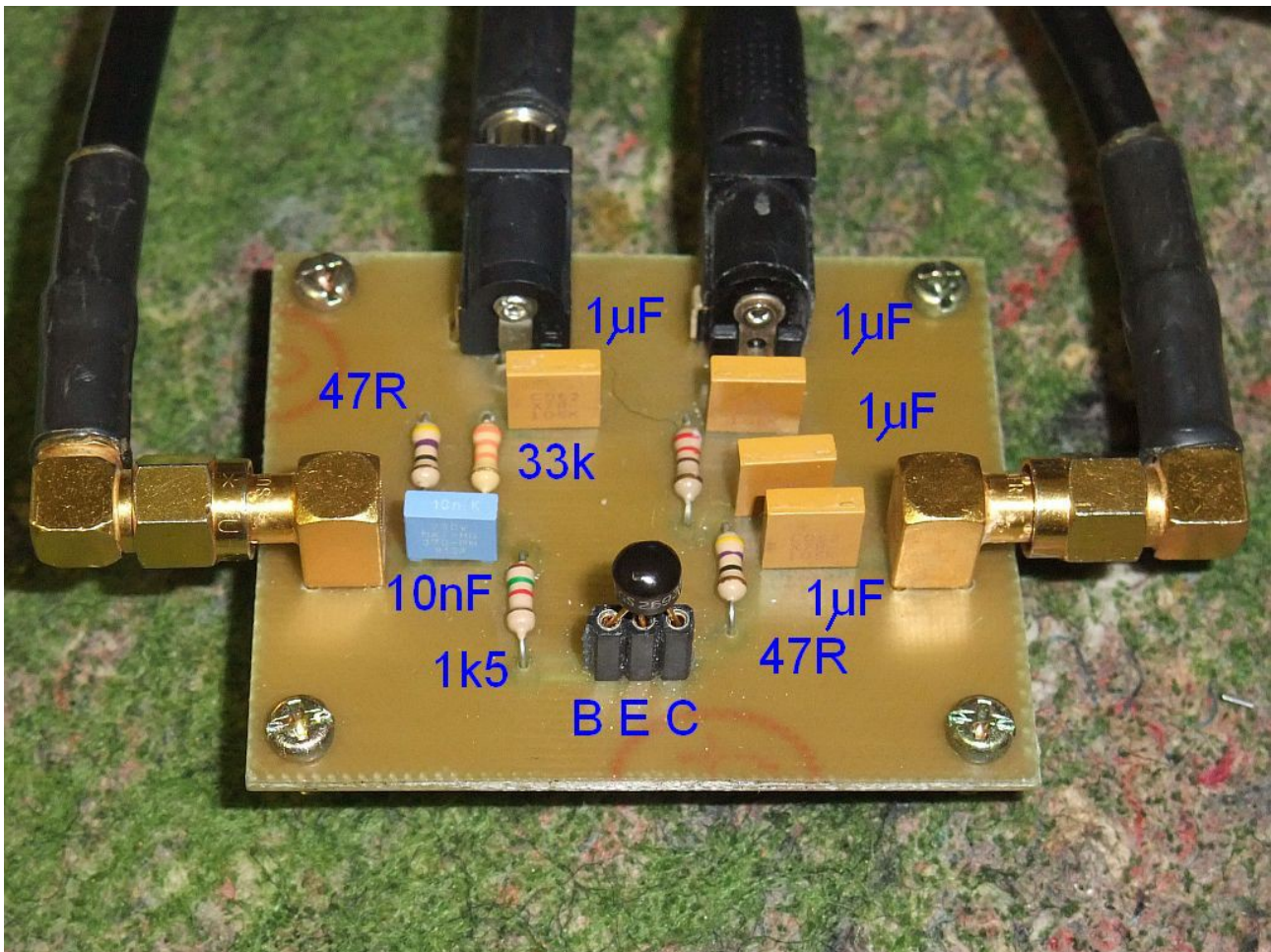
Dodatno merilno vezje mora zagotoviti enosmerno delovno točko tranzistorju merjencu. Obenem mora preslikati impedanco vira  $Z_K=50\Omega$  v visoko impedanco (tokovni vir) na bazi merjenca ter hkrati zagotoviti nizkoimpedančno breme na kolektorju. Za preprosto meritev malosignalnih tranzistorjev v bližini mejne frekvence  $f_T$  zadošča zaporedni upor  $1.5\text{k}\Omega$  kot

tokovni vir za bazo tranzistorja ter breme  $47\Omega$  v kolektorju, ki vzporedno z vhodno impedanco merilnika  $Z_k=50\Omega$  daje manj kot  $25\Omega$ :



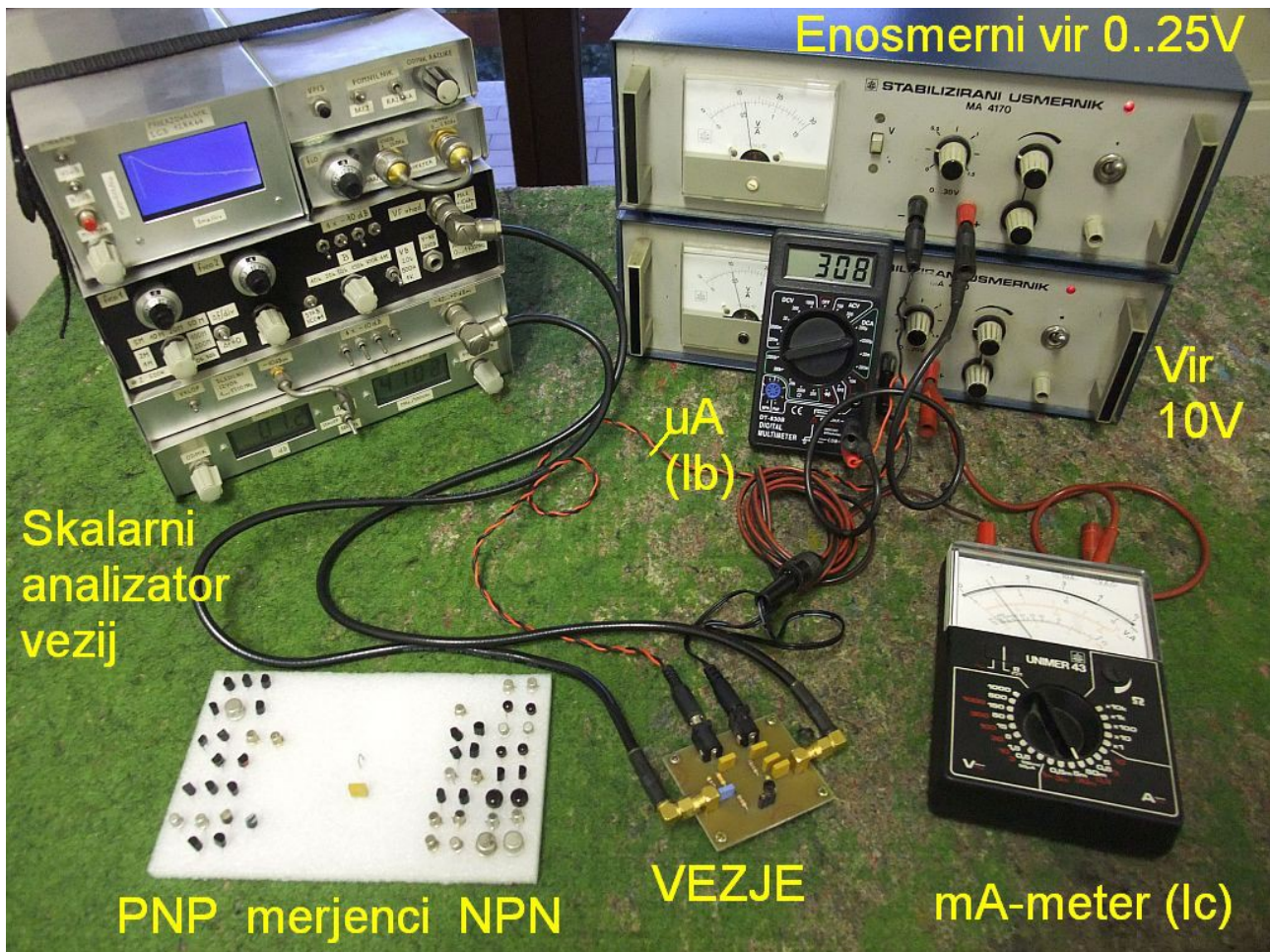
Delovno točko merjenca nastavimo s primernim enosmernim tokom na bazi. Slednjega dobimo iz enosmernega vira 0..25V, kjer za tokovno omejitev in hkrati ločitev visokofrekvenčnega signala poskrbi upor  $33k\Omega$ . Kolektorski vir nastavimo na 10V, dodatno tokovno zaščito predstavlja upor  $220\Omega$ , ki skupaj z drugimi gradniki omejuje tok skozi merjenec na manj kot 40mA.

Pri meritvah moramo paziti, da s premočnim visokofrekvenčnim signalom ne prožimo nelinearnih pojavov v merjencu, ko želimo opazovati delovanje bipolarnega tranzistorja pri majhnih signalih, še posebno na spodnjem koncu frekvenčnega področja meritev. Opisano vezje smemo krmiliti z močjo največ  $100\mu W$  ( $-10dBm$ ). Večina te moči se porabi na vhodnem uporu  $47\Omega$  in le manjši del nadaljuje pot proti merjencu skozi upor  $1.5k\Omega$ :



Razporeditev in vezava vseh merilnih pripomočkov je prikazana na spodnji sliki. Za meritev baznega toka uporabimo mikroampermeter s polnim območjem od  $500\mu\text{A}$  do  $2\text{mA}$ . Za meritev kolektorskega toka uporabimo miliampermeter s polnim območjem  $20\text{mA}$  ali  $50\text{mA}$ .

Napajalniki in ampermetri so povezani za meritev NPN tranzistorjev, kar pomeni baza in kolektor oba pozitivna glede na emitor. Za meritev PNP tranzistorjev moramo zamenjati polaritete obeh virov ter polaritete analognih ampermetrov. Zaščitni gradniki v merilnem vezju so sicer izbrani tako, da naj ne bi prišlo do takojšnjih poškodb merjenca niti pri zamenjani polariteti virov niti pri zamenjavi priključkov merjenca:



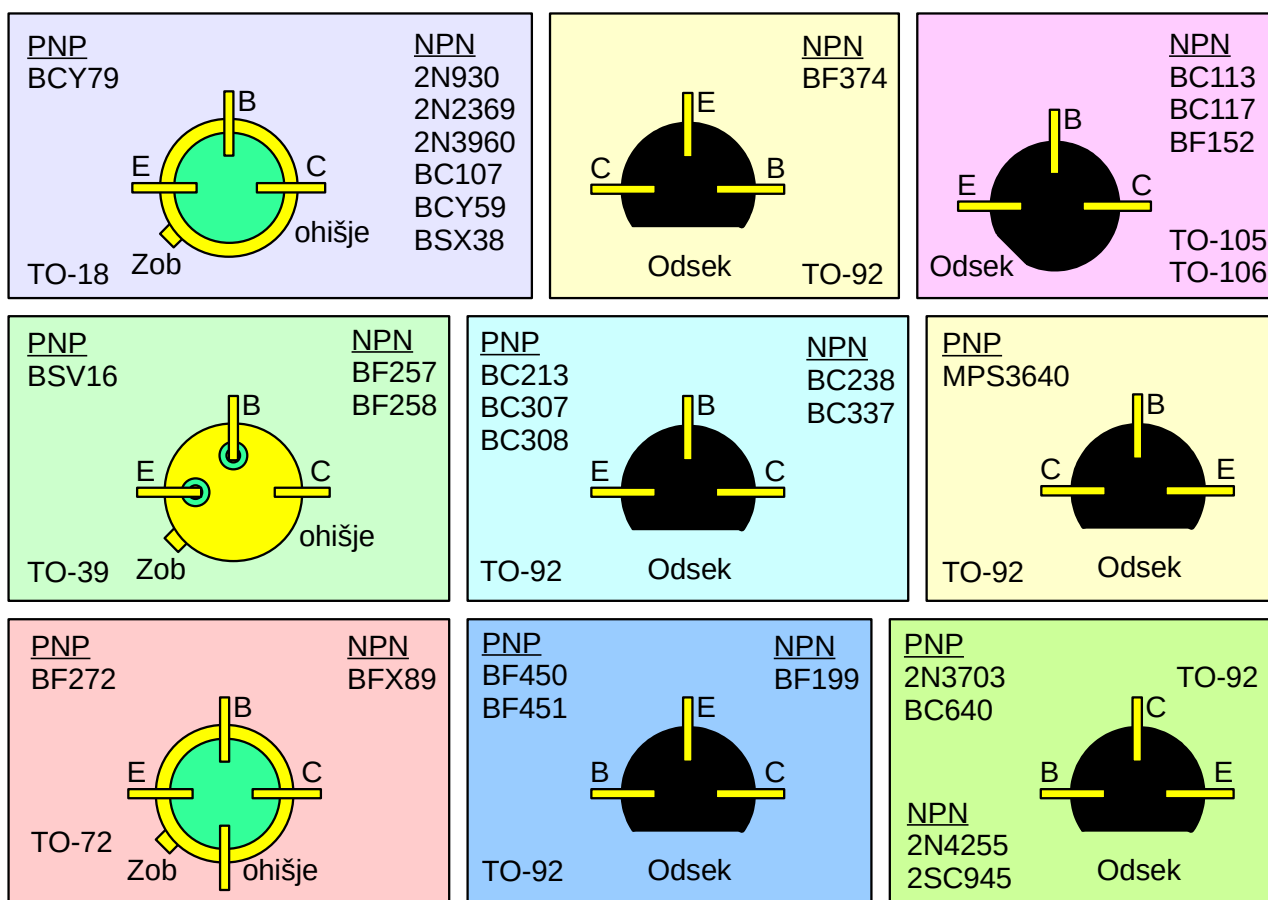
Če je napetost kolektorskega vira nastavljena (omejena na) 10V, je najvišja moč na merjencu ne glede na druge nastavitve nižja od 100mW. Takšno toplotno obremenitev naj bi zdržali vsi malosignalni merjenci. Prebojna napetost spoja BC v zaporni smeri merjenih tranzistorjev je med 15V in 100V, česar v opisani postavitvi vaje ne dosežemo.

Pri napačni polariteti virov pride do preboja v spoju BE v zaporni smeri. Prebojna napetost merjencev v zaporni smeri je tu dosti nižja, med 3V in 10V. Preboj spoja BE bipolarnih tranzistorjev v zaporni smeri je dolgoročno škodljiv. Vzporedno s spojem BE začne počasi rasti Schottky dioda, ki dolgoročno (tedni, meseci, leta) znižuje tokovno ojačanje  $\beta$  bipolarnega tranzistorja vse do nič! Pojav je površinski in je odvisen od kakovosti pasivizacije (zaščite) zunanje površine polprevodniških spojev dokončanega tranzistorja s  $\text{SiO}_2$  ali podobno snovjo.

Pred začetkom meritev umerimo analizator tako, da namesto merjenca vtaknemo kondenzator  $1\mu\text{F}$  v pripadajočo vtičnico oziroma vstavimo kar žični mostiček med krajna priključka za bazo in kolektor. Z umerjanjem izločimo vse napake in odstopanja merilnega vezja, da analizator kaže točno 0dB vstavitvenega slabljenja v celotnem pričakovanem frekvenčnem področju

1MHz...500MHz. Umerjanje opravimo samo enkrat, saj frekvenčnega območja med meritvami ne bo treba menjati.

Vtičnica za merjence ima priključke v zaporedju B, E, C, da je kapacitivnost med B in C čim manjša. Silicijevi tranzistorji imajo različne razmestitve priključkov. Silicijevi tranzistorji v kovinskih ohišjih TO-18 in TO-39 imajo razen redkih izjem kolektor C na ohišju. Zob na ohišju označuje emitor E, priključek baze B je v sredini. Slaba lastnost takšnih priključkov je velika kapacitivnost med kolektorjem in ostalimi elektrodami, kar poslabšuje visokofrekvenčne lastnosti tranzistorja:



### Ohišja in priključki tranzistorjev

Visokofrekvenčni tranzistorji so pogosto vgrajeni v kovinsko ohišje TO-72 s štirimi priključki. Vsi trije priključki E, B, in C so izolirani od ohišja, ki je povezano na četrti priključek. Obstajata dve različici bipolarnih tranzistorjev v ohišju TO-72, ki imata priključka B in E zamenjana med sabo. Plastično-keramična ohišja TO-105 in TO-106 se niso obnesla. Razporeditev priključkov in oznaka emitorja ustrezata kovinskim TO-18 in TO-39.

Med malosignalnimi silicijevimi tranzistorji z žičnimi izvodi je najbolj pogosto plastično ohišje TO-92. Pri ohišju TO-92 je zmešnjava popolna: tu v

praksi naletimo na najmanj 5 različnih razporeditev priključkov (od 6 možnih)! Starejši tranzistorji v ohišju TO-92 imajo kolektor C v sredini, ker je na ta način najlažje pritrčiti čip tranzistorja na osrednjo nogico. Sodobnejši tranzistorji imajo bazo B v sredini, da je razporeditev priključkov čim bolj podobna kovinskim ohišjem.

Končno, visokofrekvenčni tranzistorji v ohišju TO-92 in podobnih imajo emitor E v sredini, da je neželjena (Millerjeva) kapacitivnost med bazo B in kolektorjem C čim manjša. Marsikateri tranzistor z emitorjem E v sredini ima še dodatno diodo med kolektorjem C in emitorjem E z namenom znižanja kapacitivnosti BC. Na to diodo je pri običajni uporabi pritisnjena zaporna napetost in ne moti delovanja tranzistorja. Zaradi dodatne diode je določanje priključkov takšnega tranzistorja z navadnim ohm-metrom dosti težje.

Vajo začnemo z meritvijo tranzistorjev NPN. Pred vstavljanjem tranzistorja v podnožje na tiskanem vezju preverimo polariteto obeh virov, območji ampermetrov in napetost kolektorskega vira 10V. Merjenci naj bi že imeli oblikovane žične izvode, da jih lahko zataknejo v podnožje na tiskanem vezju. Kljub temu moramo preveriti razporeditev priključkov za vsak merjenec posebej.

Za vsak merjenec posebej najprej preverimo kolektorski tok  $I_C$  in jakost izhodnega visokofrekvenčnega signala. Kolektorski tok  $I_C$  nastavljamo z virom za tok baze  $I_B$ . Išemo tisto delovno točko, ki daje najvišje ojačanje visokofrekvenčnih signalov. Pri tem pazimo, da kolektorski tok  $I_C$  ne prekorači 20mA, saj meritev pri višjih tokovih v opisanem vezju ni smiselna.

Oznako tranzistorja, zmerjene vrednosti optimalnega kolektorskega toka  $I_C$  in pripadajočega toka  $I_B$  vpišemo v tabelo ter v optimalni delovni točki izračunamo  $B = \beta_0 = I_C / I_B$ . Zraven oznake si zabeležimo, ali je tak tranzistor primeren za AGC, torej ali ojačanje strmo upade že pri zmernih kolektorskih tokovih  $I_C$ , ko se tranzistor ne pregreva.

Visokofrekvenčno ojačanje si ogledamo v štirih točkah. Bolj točno vpišemo v tabelo frekvence, pri katerih znaša tokovno ojačanje 10 (20dB), 5 (14dB), 2 (6dB) in 1 (0dB). Končno izračunamo mejno frekvenco  $f_T$  tudi iz prvih treh frekvenc in dopolnimo tabelo:



